



Vysvětlení zadávací dokumentace č. 1

k veřejné zakázce

„Modulární HW platforma pro simulování a testování pro e-drive“

Název veřejného zadavatele	Vysoká škola báňská – Technická univerzita Ostrava
Sídlo zadavatele	17. listopadu 2172/15, 708 00 Ostrava - Poruba
IČ zadavatele	61989100
Oprávněná osoba zadavatele	prof. Ing. Igor Ivan, Ph.D., rektor
Kontaktní osoba zadavatele	Mgr. Marcel Pobořil
Telefonní kontakt	+ 420 597 329 211
E-mail	marcel.poboril@vsb.cz

Vážení,

zadavatel v souladu s ustanovením části III. Zadávací dokumentace a v souladu s ustanovením § 98 zákona č. 134/2016 Sb., o zadávání veřejných zakázek, ve znění pozdějších předpisů (dále jen „zákon“), poskytuje vysvětlení zadávací dokumentace a provádí úpravu zadávacích podmínek. Vysvětlení zadávací dokumentace poskytuje zadavatel stejným způsobem, jakým byla zadávací dokumentace k veřejné zakázce poskytnuta, tedy uveřejněním na profilu zadavatele.

Dotaz č. 1:

Příloha č. 1 Technická specifikace.docx, str. 2, část b) HW požadavky na modulární systém pro simulování a testování e-drive

Příloha č. 2 Obchodní podmínky.docx, str.11, část b) HW požadavky na modulární systém pro simulování a testování e-drive

Pri položke:

Modul I/O rychlé – analogové výstupy	min. 8 kanálů vstupní rozsah 0..60 V 16 bit rychlost min. 5 MS/s	účastník uvede ANO/NE a uvede konkrétní hodnotu
--------------------------------------	---	--

by sme radi overili, že požadované vlastnosti sú zadané správne a nejde o chybu. Uvedené hodnoty sú totožné s parametrami položky o riadok vyššie – „Modul I/O rychlé – analogové výstupy“. Domnievame sa, že by mohlo ísť o chybu pri kopírovaní, a preto žiadame o potvrdenie správnych údajov. V prípade, že ide o chybu, mohlo by ponechanie uvedených parametrov zbytočne navýšiť cenu zariadenia.

Odpověď:

U analogových výstupů došlo k nesprávnému použití textu (pro definování vstupního rozsahu). Správná definice této položky je následující:

Modul I/O rychlé – analogové výstupy	min. 8 kanálů výstupní rozsah ±10 V 16 bit rychlost min. 5 MS/s	účastník uvede ANO/NE a uvede konkrétní hodnotu
--------------------------------------	--	--

Opravenou přílohu č. 1 zadávací dokumentace – Technická specifikace a přílohu č. 2 zadávací dokumentace – Obchodní podmínky poskytuje zadavatel jako přílohu č. 1 („Příloha č. 1 – Technická specifikace_VZD1“) a přílohu č. 2 („Příloha č. 2 – Obchodní podmínky_VZD1“) tohoto vysvětlení zadávací dokumentace č. 1.

Dotaz č. 2:

Příloha č. 1 Technická specifikace.docx, str. 3, část c) SW balík/moduly obsahující nástroje pro konfiguraci HW, modelování a simulaci v oblasti e-drive

Příloha č. 2 Obchodní podmínky.docx, str.12, část c) SW balík/moduly obsahující nástroje pro konfiguraci HW, modelování a simulaci v oblasti e-drive

Knihovny s otevřeným zdrojovým kódem určené pro konfiguraci a vývoj aplikací pro FPGA	ANO	účastník uvede ANO/NE
---	-----	------------------------------

Vzhľadom na charakter požadovaného systému, ktorý má byť kompatibilný s grafickým prostredím Simulink, chápeme pojem „knížnice s otvoreným zdrojovým kódem“ ako otvorené knižnice blokov pre prostredie Simulink, prístupné používateľovi na tvorbu FPGA aplikácií. Žiadame o potvrdenie, že „zdrojový kód“ môže byť v tomto prípade realizovaný vo forme blokov.

Odpoveď:

Zadavateľ potvrdzuje výklad tejto položky, kedy je „zdrojový kód“ realizovaný vo forme blokov.

Úprava zadávacích podmínek:

Zadavateľ provádí v príloze č. 1 zadávací dokumentace – Technická specifikace a v príloze č. 2 zadávací dokumentace – Obchodní podmínky úpravy technických parametrů, resp. **vypouští technické parametry v části a) Obecné požadavky – kompatibilita parametry „Plná podpora platformy (např. rodina 32 bitových mikrokontrolérů TMS320F2837xD a TMS320F2833x, která již je v majetku zadavatele) – tj. včetně časování a periférií“ a „Generování funkčních částí kódu do jazyka C a integrace do vlastního C kódu (např. časování, periférie atd.)“, a dále v části c) SW balík/moduly obsahující nástroje pro konfiguraci HW, modelování a simulaci v oblasti e-drive parametr „Nástroj pro tvorbu automatizovaných testovacích úloh kompatibilní s HW v bodě a)“.** Opravenou přílohu č. 1 zadávací dokumentace – Technická specifikace a přílohu č. 2 zadávací dokumentace – Obchodní podmínky poskytuje zadavateľ jako přílohu č. 1 („Příloha č. 1 – Technická specifikace_VZD1“) a přílohu č. 2 („Příloha č. 2 – Obchodní podmínky_VZD1“) tohoto vysvětlení zadávací dokumentace č. 1.

Prodloužení lhůty pro podání nabídek a otevírání nabídek

V souladu s ustanovením § 99 odst. 2 zákona zadavateľ **prodlužuje lhůtu pro podání nabídek do 8. 12. 2025 do 10:00 hodin.**

Otevírání nabídek - V souladu s ustanovením § 109 odst. 1 zákona proběhne otevírání nabídek po uplynutí lhůty pro podání nabídek. Vzhledem k tomu, že budou podávány pouze nabídky v elektronické podobě, nebude se konat veřejné otevírání nabídek. Otevírání nabídek proběhne dne 8. 12. 2025 od 10:00 hodin na adrese VŠB–TUO, budova CMV, Studentská 17/6202, 708 00 Ostrava.

Přílohy:

Příloha č. 1 - Technická specifikace_VZD1.docx

Příloha č. 2 - Obchodní podmínky_VZD1.docx

V Ostravě dne 19. 11. 2025

.....
Mgr. Marcel Pobořil
specialista veřejných zakázek