

## VYSVĚTLENÍ ZADÁVACÍ DOKUMENTACE Č. 2

### IDENTIFIKAČNÍ ÚDAJE ZADAVATELE

Název zadavatele	Vysoká škola báňská – Technická univerzita Ostrava (dále také jako „VŠB-TUO“ nebo „zadavatel“)
Sídlo zadavatele	17. listopadu 2172/15, 708 00 Ostrava-Poruba
IČ zadavatele	61989100
Osoba oprávněná jednat za zadavatele	prof. RNDr. Václav Snášel, CSc. – rektor
Kontaktní osoba zadavatele	Ing. Veronika Rucká, e-mail <a href="mailto:veronika.rucka@vsb.cz">veronika.rucka@vsb.cz</a>
Profil zadavatele	<a href="https://zakazky.vsb.cz/">https://zakazky.vsb.cz/</a>

### IDENTIFIKAČNÍ ÚDAJE ZADÁVACÍHO ŘÍZENÍ

Veřejná zakázka	<b>Rozšíření virtualizační infrastruktury pro IT4Innovations</b>
Evidenční číslo veřejné zakázky	Z2023-046462
Spisová značka	9600/2023/09
Druh veřejné zakázky	dodávky

Zadavatel obdržel dne 13. 11. 2023 dotaz k zadávací dokumentaci zpracované k výše označenému zadávacímu řízení.

Dotaz byl doručen po termínu pro zaslání žádosti o vysvětlení zadávací dokumentace ze strany dodavatelů stanoveném v § 98 odst. 3 zákona č. 134/2016 Sb. o zadávání veřejných zakázek, ve znění pozdějších předpisů (dále jen „zákon“). Vzhledem k charakteru dotazu se však zadavatel rozhodl dotaz zodpovědět a přiměřeně rovněž upravit zadávací podmínky.

Zadavatel rovněž konstatuje, že avizovanou změnu zadávacích podmínek nepovažuje za takovou, která by rozšířila okruh možných účastníků zadávacího řízení (srov. § 99 odst. 2 zákona). Ve výsledku zadavatel pouze umožnil dosažení jeho potřeb ve vztahu k předmětu této veřejné zakázky s využitím různých výrobků (typů procesorů).

Zadavatel proto v souladu s § 98 odst. 3 zákona, poskytuje níže uvedené vysvětlení zadávací dokumentace.

#### **Dotaz č. 1:**

V ZD, parametr Spec\_1, f. požadujete: „Paměť RAM musí mít kapacitu min. 1024 GB a dosahovat propustnosti minimálně 3200MT/s. Paměť musí být rovnoměrně rozložena (kapacitou a rychlostí přístupu) na procesory a CPU jádra serveru. Operační paměť RAM musí být složena z paměťových modulů stejného typu (velikost, rank, atd.) a rovnoměrně, se stejnou konfigurací rozložena na paměťové řadiče a na paměťové kanály serveru. Musí být použity všechny paměťové kanály všech procesorů serveru. Integrita dat paměti RAM musí být zajištěna technologií ECC.“

Toho lze dosáhnout pouze při použití procesoru, který má 8 paměťových kanálů/CPU, což odpovídá předchozím generacím AMD EPYC 7002 a 7003. Poslední generace EPYC 9004 má 12 kanálů na CPU. Novější procesor má rychlejší DIMM moduly (4800MT/s). U novějších CPU EPYC 9004, u dvou-procesorové konfigurace, lze dosáhnout požadované konfigurace pouze kombinací DIMMů, např. 12\*64 + 12\*32. Pak je zachována 100% propustnost. Nebo je možné postavit formou 16x64GB DIMMů, ale propustnost je 66,6%. Kombinování velikostí DIMMů různých velikostí je technologicky možné.

Je možné nabídnout konfiguraci, která bude mít kombinované velikosti DIMM modulů, při zachování zbytku požadovaných parametrů v požadavku SPEC\_1 f.? Tzn. 1024GB RAM, rovnoměrné rozložení modulů přes procesory a paměťové kanály, tak aby byla zachována maximální propustnost paměťové sběrnice.

#### Odpověď zadavatele na Dotaz č. 1:

Zadavatel v případě využití procesorů s více než osmi paměťovými kanály umožní použití dvou různých velikostí paměťových modulů. Podrobnosti vizte níže.

---

#### **Změna nebo doplnění zadávací dokumentace:**

##### Změna č. 1

Na základě revize některých zadávacích podmínek upravil zadavatele související ustanovení Přílohy č. 1 zadávací dokumentace – Technická specifikace (dále jen „Příloha č. 1“).

Konkrétně se jedná o SPEC\_1 písm. f., který přímo souvisí s Dotazem č. 1. Změna je v textu aktualizované Přílohy č. 1 přehledně vyznačena vždy přímo v rámci tohoto požadavku.

##### Změna č. 2

Zadavatel upozorňuje, že s odkazem na ustanovení § 98 odst. 4 mění lhůtu pro podání nabídek.

**Lhůta pro doručení nabídky je nově stanovena do 30. 11. 2023 do 09:00 hodin.**

---

prof. RNDr. Václav Snášel, CSc.  
Rektor

**Přílohy:**

Příloha č. 1 Technická specifikace